

УДК 517.11  
ББК 22.12  
В19

Издание доступно в электронном виде на портале *ebooks.bmstu.ru*  
по адресу: <http://ebooks.bmstu.ru/catalog/72/book1760.html>

Факультет «Фундаментальные науки»  
Кафедра «Электротехника и промышленная электроника»

*Рекомендовано Редакционно-издательским советом  
МГТУ им. Н.Э. Баумана в качестве учебно-методического пособия*

**Васильев, И. А.**

- В19 Исследование и проектирование комбинационных логических устройств в программной среде Multisim. Методические указания к выполнению лабораторной работы / И. А. Васильев, Е. С. Люминарская. — Москва : Издательство МГТУ им. Н. Э. Баумана, 2018. — 21, [7] с. : ил.

ISBN 978-5-7038-4827-2

Рассмотрены логические элементы, таблицы истинности, запись и минимизация булевых выражений и перевод логической функции в базис И-НЕ. Дано описание работы в среде Multisim. Приведены задания и порядок выполнения работы.

Для студентов МГТУ им. Н.Э. Баумана, изучающих курс «Электротехника и электроника».

УДК 517.11  
ББК 22.12

ISBN 978-5-7038-4827-2

© МГТУ им. Н.Э. Баумана, 2018  
© Оформление. Издательство  
МГТУ им. Н.Э. Баумана, 2018

## СОДЕРЖАНИЕ

Предисловие .....	3
1. Основные теоретические сведения .....	4
1.1. Логические элементы, таблицы истинности, булевы выражения .....	4
1.2. Запись булевых выражений по таблицам истинности .....	6
1.3. Минимизация булевых выражений .....	7
1.4. Перевод логической функции в базис И-НЕ .....	10
2. Работа в программной среде Multisim .....	12
3. Задания и порядок выполнения работы .....	16
3.1. Исследование двухходовых логических элементов .....	16
3.2. Исследование четырехходового логического устройства .....	18
3.3. Проектирование комбинационного логического устройства в программной среде Multisim .....	19
Содержание отчета о лабораторной работе .....	22
Вопросы для самоконтроля .....	22
Литература .....	23
Приложение 1 .....	24
Приложение 2 .....	25