

УДК 621.3
ББК 31.2
В19

Издание доступно в электронном виде по адресу
ebooks.bmstu.press/catalog/72/book1863.html

Факультет «Фундаментальные науки»
Кафедра «Электротехника и промышленная электроника»

*Рекомендовано Научно-методическим советом
МГТУ им. Н.Э. Баумана в качестве учебно-методического пособия*

Васильев, И. А.
В19 Исследование триггеров : учебно-методическое пособие /
И. А. Васильев, Е. С. Люминарская, К. В. Селиванов. — Москва :
Издательство МГТУ им. Н. Э. Баумана, 2018. — 25, [7] с. : ил.

ISBN 978-5-7038-4955-2

Изложены краткие теоретические сведения, необходимые для изучения основных схем асинхронных и синхронных триггеров. Дано описание лабораторной работы. Приведен порядок ее выполнения.

Для студентов 3-го и 4-го курсов, изучающих дисциплину «Электротехника и электроника», «Цифровая электроника».

УДК 621.3
ББК 31.2

ISBN 978-5-7038-4955-2

© МГТУ им. Н.Э. Баумана, 2018
© Оформление. Издательство
МГТУ им. Н.Э. Баумана, 2018

ОГЛАВЛЕНИЕ

Предисловие	3
1. Основные теоретические сведения	4
1.1. Асинхронный <i>RS</i> -триггер	5
1.2. Синхронный <i>RS</i> -триггер	9
1.3. Синхронный <i>D</i> -триггер	11
1.4. Двухступенчатый <i>RS</i> -триггер	12
1.5. Счетный <i>T</i> -триггер	12
1.6. Универсальный <i>JK</i> -триггер	14
2. Основы работы в программной среде Multisim	16
3. Задание и порядок выполнения работы	20
3.1. Асинхронный <i>RS</i> -триггер на элементах ИЛИ-НЕ	20
3.2. Асинхронный <i>RS</i> -триггер на элементах И-НЕ	21
3.3. Синхронный <i>RS</i> -триггер	22
3.4. Синхронный <i>D</i> -триггер	23
3.5. Двухступенчатый <i>RS</i> -триггер	24
3.6. Универсальный <i>JK</i> -триггер	25
Вопросы для самоконтроля	27
Литература	28